

	1	2	3	4	5	6
A	Neuentwicklung der CPU-Karte – CPU SAB8085 oder NSC 800 – kompletter EPROM/RAM-Bereich für CP/M hierdurch entfallen die externen Speicherkarten – EPROM 8–32kByte – RAM 64–128kByte – originale Tastaturschnittstelle – SID/SOD über MAX232 Fehlerbereinigung: – eindeutige Portzuweisung (Tastatur)		CPU Sheet CPU Datei: cpu.kicad_sch	ROM-RAM-Treiber Sheet ROM, RAM, BUS-Treiber Datei: RomRamDrive.kicad_sch		
B			ECB Sheet ECBus, Reset, V24-Treiber Datei: ECB.kicad_sch	Stromversorgung Sheet Stromversorgung, diverses Datei: power.kicad_sch		
C						
D						
	1	2	3	4	5	6

Übersicht

Sheet: /
File: CPU-2-0.kicad_sch

Title: Moppel CPU 2.0

Size: A4

Date: 17.09.2026

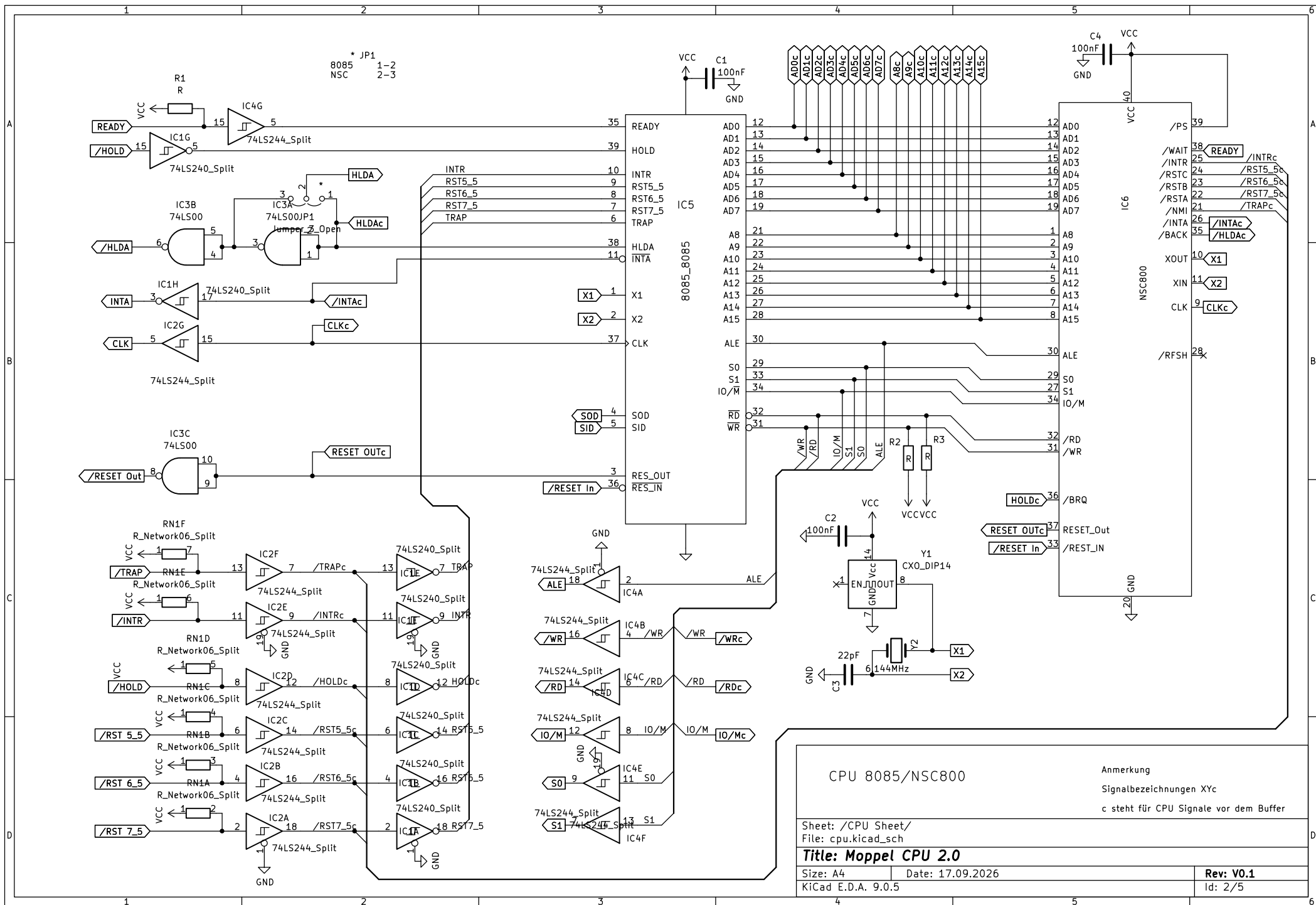
Rev: V0.1

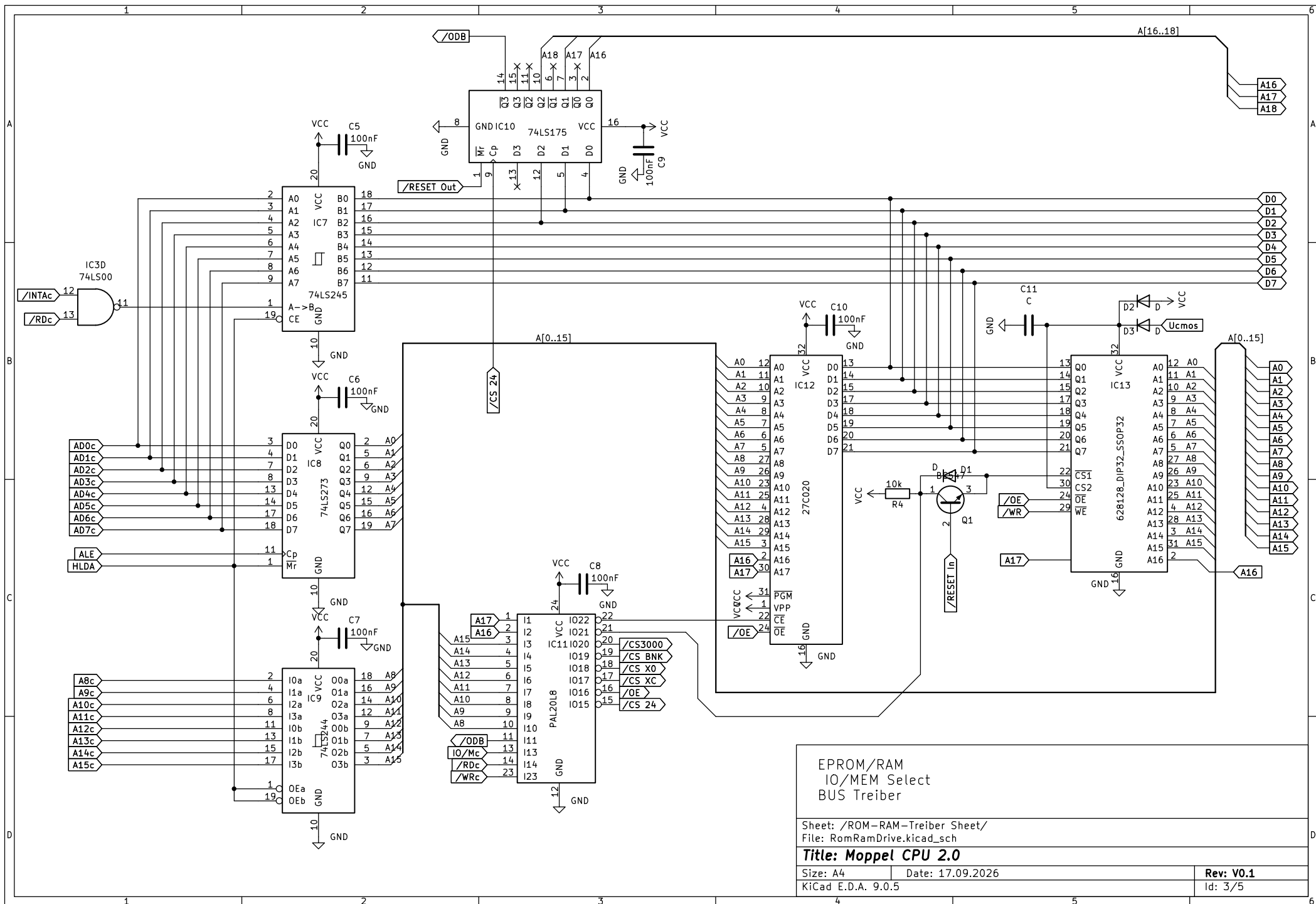
KiCad E.D.A. 9.0.5

Id: 1/5

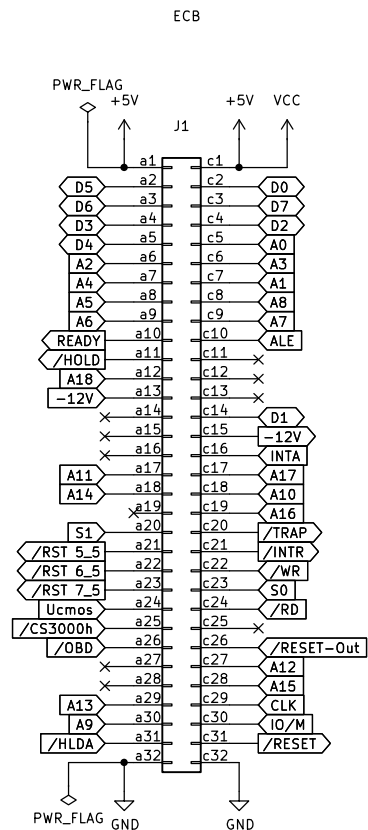
Übersicht

Sheet: /		
File: CPU-2-0.kicad_sch		
Title: Moppel CPU 2.0		
Size: A4	Date: 17.09.2026	Rev: V0.1
KiCad E.D.A. 9.0.5		Id: 1/5

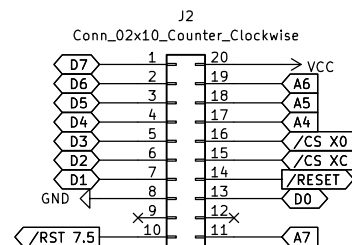




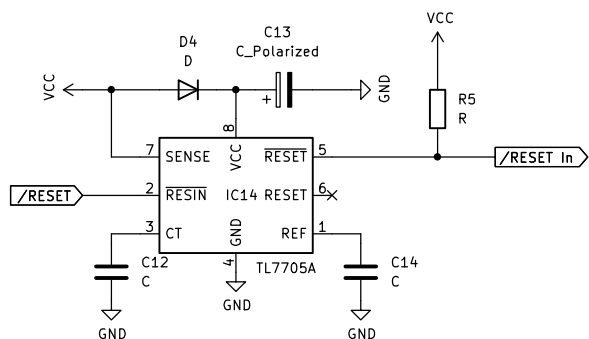
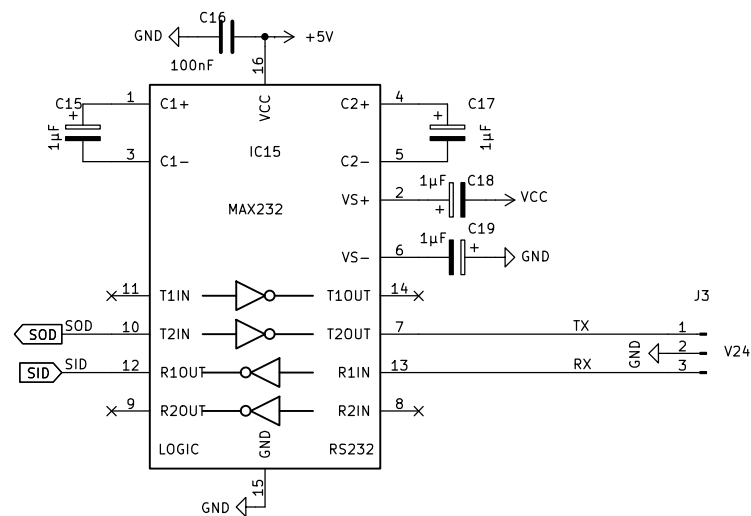
EPROM/RAM IO/MEM Select BUS Treiber		
Sheet: /ROM-RAM-Treiber Sheet/ File: RomRamDrive.kicad_sch		
Title: Moppel CPU 2.0		
Size: A4	Date: 17.09.2026	Rev: V0.1
KiCad E.D.A. 9.0.5	Id: 3/5	



Tastatur



V24 über SID/SOD



ECB / Reset / Tastaturanschluß / SID-SOD

Sheet: /ECB Sheet/
File: ECB.kicad_sch

Title: Moppel CPU 2.0

Size: A4 Date: 17.09.2026

KiCad E.D.A. 9.0.5

Rev: V0.1

Id: 4/5

